



CMOS cascade sigma-delta modulators for sensors and telecom : error analysis and practical design /

Río, R. del,
coaut

Springer,
cop. 2006

Monografía

<https://rebiunoda.pro.baratznet.cloud:38443/OpacDiscovery/public/catalog/detail/b2FpOmNlbGVicmF0aW9uOmVzLmJhemF0ei5yZW4vMjM2OTQyMQ>

Título: CMOS cascade sigma-delta modulators for sensors and telecom error analysis and practical design by R. del Río ... [et al.]

Editorial: Dordrecht (Netherlands) Springer cop. 2006

Descripción física: XXI, 299 p. il. 25 cm

Mención de serie: Analog circuits and signal processing series

ISBN: 1402047754 9781402047756

Materia: Modulación (Electrónica) Tratamiento de señal- Técnicas digitales Circuitos integrados

Autores: Río, R. del, coaut

Baratz Innovación Documental

- Gran Vía, 59 28013 Madrid
- (+34) 91 456 03 60
- informa@baratz.es