



# Offset Reduction Techniques in Highspeed Analog-To- Digital Converters Analysis, Design and Tradeoffs /

Figueiredo, Pedro M.

Springer Netherlands,  
2009.

Libro electrónico

Monografía

<https://rebiunoda.pro.baratznet.cloud:38443/OpacDiscovery/public/catalog/detail/b2FpOmNlbgVicmF0aW9uOmVzLmJhemF0ei5yZW4vMzUzNDExNzc>

---

**Título:** Offset Reduction Techniques in Highspeed Analog-To-Digital Converters Analysis, Design and Tradeoffs  
by Pedro M. Figueiredo, João C. Vital.

**Editorial:** Dordrecht Springer Netherlands 2009.

**Descripción física:** 1 recurso en línea (XX, 382 p.).

**Mención de serie:** Analog Circuits and Signal Processing Series

**ISBN:** 978-1-4020-9716-4 9781402097157

**Autores:** Vital, João C.

**Entidades:** SpringerLink (plataforma)

**Punto acceso adicional serie-Título:** Analog Circuits and Signal Processing Series

---

## Baratz Innovación Documental

- Gran Vía, 59 28013 Madrid
- (+34) 91 456 03 60
- [informa@baratz.es](mailto:informa@baratz.es)