



Digital design [an embedded systems approach using VHDL /

Ashenden, Peter J.

Elsevier/Morgan Kaufmann Publishers,
c2008

Monografía

<https://rebiunoda.pro.baratznet.cloud:38443/OpacDiscovery/public/catalog/detail/b2FpOmNlbGVicmF0aW9uOmVzLmJhcmF0ei5yZW4vNjU4OTkzOA>

Título: Digital design [Recurso electrónico] an embedded systems approach using VHDL Peter J. Ashenden

Editorial: Amsterdam Boston Elsevier/Morgan Kaufmann Publishers c2008

Descripción física: xx, 573 p. il

Variantes del título: Digital design (VHDL)

Mención de serie: EBSCO Academic eBook Collection Complete

Nota general: Incluye índice

Contenido: Introduction and methodology -- Combinational basics -- Numeric basics -- Sequential basics -- Memories -- Implementation fabrics -- Processor basics -- I/O interfacing -- Accelerators -- Design methodology -- Appendix A. Knowledge test quiz answers -- Appendix B. Introduction to electronic circuits -- Appendix C. VHDL for synthesis -- Appendix D. The gumnut microcontroller core

Detalles del sistema: Forma de acceso: World Wide Web

ISBN: 9780080553122 0080553125 9780123695284 0123695287

Baratz Innovación Documental

- Gran Vía, 59 28013 Madrid
- (+34) 91 456 03 60
- informa@baratz.es