



## Extracción del circuito a partir del layout en tecnologías de GaAs /

Abad Asenjo, Ana María.

1993.

Proyectos y Trabajos Académicos.

Ingeniería Técnica de Telecomunicación.

Monografía

<https://rebiunoda.pro.baratznet.cloud:38443/OpacDiscovery/public/catalog/detail/b2FpOmNlbGVicmF0aW9uOmVzLmJhcmF0ei5yZW4vNzk5NzExNw>

---

**Título:** Extracción del circuito a partir del layout en tecnologías de GaAs aut., Ana M<sup>a</sup> Abad Asenjo ; dir., Pablo Sánchez Espeso.

**Editorial:** 1993.

**Descripción física:** 1 v. (pag. var.)

**Nota general:** Proyecto Fin de Carrera. Escuela Técnica Superior de Ingenieros Industriales y de Telecomunicaciones. Universidad de Cantabria. Santander.

**Materia:** Telecomunicaciones Proyectos y Disertaciones Académicas. Sistemas Electrónicos- Proyectos y Disertaciones Académicas.

**Autores:** Sánchez Espeso, Pablo Pedro

**Entidades:** Universidad de Cantabria. Escuela Técnica Superior de Ingenieros Industriales y de Telecomunicación

---

### Baratz Innovación Documental

- Gran Vía, 59 28013 Madrid
- (+34) 91 456 03 60
- [informa@baratz.es](mailto:informa@baratz.es)